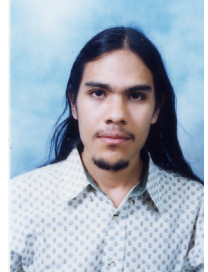


CURRICULUM VITAE

1. DATOS PERSONALES

Apellidos	Díaz Obando
Nombres	Dhionel David
Cédula de Identidad	V-14.267.609
Lugar y Fecha de Nacimiento	Mérida, Edo Mérida, 12/07/78
Nacionalidad	Venezolano
Estado Civil	Soltero
Dirección Habitación	Av. 7 Casa # 16-64 Sector Belén. Mérida
Dirección Oficina	Av. Tulio Febres Cordero. Facultad de Medicina de la ULA. Anexo Ingeniería Eléctrica. Salón 143.



2. ESTUDIOS DE SECUNDARIA

Institución : Escuela Técnica Industrial “Manuel Antonio Pulido Méndez”.
Año de Graduación : 1995
Título Obtenido : Técnico Medio Industrial Mención Electrónica.

3. ESTUDIOS DE PREGRADO

Institución : Universidad de Los Andes
Año de Graduación: 2004
Título Obtenido: Ingeniero Electricista.
Graduado con la distinción *Magna Cum Laude* al haber obtenido un promedio general de notas de 18.27 puntos, ocupando el primer lugar de su promoción.

4. ESTUDIOS DE POSTGRADO

5. EXPERIENCIA LABORAL

- Ingeniero Contratado a medio tiempo por el Proyecto 200500342 financiado por el FONACIT, denominado “Desarrollo e Implementación de un Sistema Automatizado para Reconocimiento de Patrones y Análisis Masivo de Datos provenientes de Electroforesis Capilar”. Marzo 2006 – presente. Referencia: Dr. José Luis Paredes, paredesj@ula.ve, Tlf: 0274-2402919.
- Ingeniero Contratado a medio tiempo por la empresa Semáforos de Venezuela C. A. para la ejecución del proyecto denominado “Diseño y fabricación de un prototipo de Controlador Lógico Programable”. Noviembre 2006 - Presente. Referencia: Dr. Diego Jugo G., semavenca@semavenca.com, Tlf: 0274-2713498.
- Diseño de un equipo para Monitoreo Inteligente de Redes de Datos. Ejecutado para la Empresa: Investigación y Desarrollo en Tecnologías de Información y Comunicación, IDTIC C.A. Febrero - Junio 2006. Referencia: Ing. Leonardo Uzcátegui, luzcategui@idtic.com, Tlf: 0416-8745650, 0414-1402644.
- Diseño y fabricación de un prototipo de equipo electrónico denominado “Helmet Camera Sincronizador”. Este equipo es parte de un sistema de medición de posición y análisis de movimiento de alta precisión y velocidad, basado en una cámara digital de altas prestaciones. Ejecutado para la empresa Spica Technology Corporation. Junio - Octubre 2005. Referencia: Ing. Marco Gajardo, marcog@spicatek.com, www.spicatek.com, Tlf: 1-808-879-0343.

- Diseño y fabricación de un prototipo de equipo electrónico denominado “General Camera Synchronizator”. Este equipo es parte de diversos sistemas de medición de posición y análisis de movimiento de alta precisión y velocidad basados en conjuntos de cámaras digitales de altas prestaciones. Ejecutado para la empresa Spica Technology Corporation. Junio - Octubre 2005. Referencia: Ing. Marco Gajardo, marcog@spicatek.com, www.spicatek.com, Tlf: 1-808-879-0343.
- Desarrollo e implementación en software de algoritmos para resolver el problema de la calibración del modelo DLT16 para una cámara digital. Ejecutado para la Empresa Spica Technology Corporation. Abril - Julio 2001. Referencia: Ing. Marco Gajardo, marcog@spicatek.com, www.spicatek.com, Tlf: 1-808-879-0343.

6. **IDIOMAS**

- | | | | |
|-------------------------|--------|------------------------|--------|
| • <u>Español</u> | | • <u>Inglés</u> | |
| Lee | : Bien | Lee | : Bien |
| Escribe | : Bien | Escribe | : Bien |
| Habla | : Bien | Habla | : Bien |

7. **CURSOS**

- ***Institución*** : Postgrado en Ingeniería de Mantenimiento. Universidad de Los Andes, Facultad de Ingeniería. Mérida-Venezuela.
Fecha : Abril 2004.
Nombre : "Análisis de Vibraciones".
Duración: 16 horas.
- ***Institución*** : Universidad de Los Andes, Facultad de Ingeniería. Mérida-Venezuela.
Fecha : Marzo 1998.
Nombre : "Control de Motores de Inducción por medio de PLC".
Duración: 32 horas.
- ***Institución*** : Universidad de Los Andes, Facultad de Ingeniería, UAPIT-ULA. Mérida-Venezuela.
Fecha : Noviembre 1997.
Nombre : "La Ingeniería de Mantenimiento y sus Nuevas Tendencias".
Duración: 16 horas.
- ***Institución*** : Universidad de Los Andes, Facultad de Ingeniería, LabIDAI. Mérida-Venezuela.
Fecha : Noviembre 1997.
Nombre : "Seminario de Adquisición y Análisis de Imágenes en PC".
Duración: 4 horas.
- ***Institución*** : Instituto Anglo Americano. Mérida-Venezuela.
Fecha : 1994-1995.
Nombre : “Inglés Avanzado”.
Duración: 216 horas.
- ***Institución*** : Universidad de Los Andes. Facultad de Ciencias. Sistema Unificado de Micro-Computación Aplicada. (SUMA)
Fecha : Junio-Julio de 1995.
Nombre : Pasantías.
Duración: 6 semanas

- **Institución :** Academia Militar de Venezuela.
Fecha : Agosto 1994.
Nombre : "Seminario de Liderazgo"
Duración: 20 horas.
- **Institución :** Instituto Técnico de Electrónica “Simón Rodríguez”. Mérida-Venezuela.
Fecha : Junio-Agosto, 1993.
Nombre : " Sistema Operativo ".
Duración: 20 horas.
- **Institución :** Instituto Técnico de Electrónica “Simón Rodríguez”. Mérida-Venezuela.
Fecha : Febrero-Junio, 1990.
Nombre : " Electrónica Básica ".
Duración: 144 horas.

8. PUBLICACIONES

Revistas

- **Paredes José Luis, Díaz Dhionel**, “Improving Immunization of Programmable Logic Controllers using Weighted Median Filters”. ISA Transactions, vol. 44 nro. 2, Abril 2005.
- **Miranda Pablo, Medina Rubén, Rojas Rubén, Jugo Diego, Carrasco Hugo, Díaz Dhionel, Tucci Kay, Benítez Sandra**, "Un Experimento de Telemedicina en Cardiología" , XXX Congreso Venezolano de Cardiología, Puerto La Cruz, Venezuela, agosto 1997.

Presentación de trabajos en Congresos, Coloquios, Jornadas, y otros eventos

- **Paredes José L., Díaz Dhionel**, “Uso de Filtros de Mediana Ponderada para agregar Robustez a Controladores Lógicos Programables”. LIV Convención Anual de la AsoVAC – 5to Congreso de Investigación de la Universidad de Carabobo, Valencia, Venezuela, noviembre 2004.
- **Díaz Dhionel, Paredes José L.**, “FPGA Implementation of a new Family of Stack Filters”. Fifth International Caracas Conference on Devices, Circuits and Systems, Punta Cana, República Dominicana, noviembre 2004.
- **Paredes José L., Díaz Dhionel**, “Adding Robustness to PLC Using a Software Approach Based on Weighted Median Filters”. Fifth International Caracas Conference on Devices, Circuits and Systems, Punta Cana, República Dominicana, noviembre 2004.
- **Díaz Dhionel, Paredes José L.**, “Implementación de Filtros Stack en FPGA”. IV Congreso Venezolano de Ingeniería Eléctrica, Caracas, Venezuela, septiembre 2004.
- **Díaz Dhionel, Rivas Undibal, Araujo Luis**. “Desarrollo e implementación de un filtro digital IIR de cuarto orden configurable en FPGA”. II Simposio Internacional de Automatización e Instrumentación, Mérida, Venezuela, noviembre 2002.
- **Díaz Dhionel, Medina Rubén**, “Desarrollo de una aplicación para Adquisición y Procesamiento de Secuencias de Imágenes Médicas”. VI Jornadas Científico-Técnicas de la Escuela de Ingeniería Eléctrica, Mérida, Venezuela, junio 2001.
- **Díaz Dhionel, Medina Rubén**, “Desarrollo de una aplicación para Adquisición y Procesamiento de Secuencias de Imágenes Médicas”. II Congreso Venezolano de Ingeniería Eléctrica, octubre 2000.

- **Díaz Dhionel, Medina Rubén.,** “Adquisición y Procesamiento de Secuencias de Imágenes Médicas usando la API DirectShow”, VI Coloquio Venezolano de Bioingeniería, San Cristobal, octubre 2000.
- **Díaz Dhionel, Medina Rubén,** "Software para la Conversión y Visualización de Archivos de ECG de Alta Resolución", XLVIII Convención Anual de AsoVAC. Maracaibo, Venezuela. noviembre 1998.
- **Miranda Pablo, Medina Rubén, Rojas Rubén, Jugo Diego, Carrasco Hugo, Díaz Dhionel, Tucci Kay, Benítez Sandra,** "*Telemedicina Experimental en Mérida*", III Jornadas Científico-Técnicas de la Escuela de Ingeniería Eléctrica, Mérida, Venezuela, enero 1998.
- **Miranda Pablo, Berbesí Hungría, Chacón Edgar, Díaz Dhionel, Medina Rubén,** " *Aplicación Prototipo para el Desarrollo de Sistemas de Telemedicina*", III Jornadas Científico-Técnicas de la Escuela de Ingeniería Eléctrica, Mérida, Venezuela, enero, 1998.
- **Miranda Pablo, Berbesí Hungría, Chacón Edgar, Díaz Dhionel, Medina Rubén,** "*Teleconsulta y Tele-enseñanza en Telemedicina : Una Aplicación Prototipo*", III Jornadas Nacionales sobre Multimedia y Video-Conferencia, Mérida,Venezuela, julio 1997.
- **Miranda Pablo, Berbesí Hungría, Chacón Edgar, Díaz Dhionel, Medina Rubén,** " *Aplicación Prototipo para el Desarrollo de Sistemas de Telemedicina*", IV Coloquio Venezolano de Ingeniería Biomédica, I Taller de Telemedicina, Valencia, Venezuela, junio 1997.
- **Miranda Pablo, Medina Rubén, Rojas Rubén, Jugo Diego, Carrasco Hugo, Díaz Dhionel, Tucci Kay, Benítez Sandra,** "*Telemedicina Experimental en Mérida*", IV Coloquio Venezolano de Ingeniería Biomédica, I Taller de Telemedicina, Valencia, Venezuela, junio 1997.

9. RECONOCIMIENTOS

- **“ISA Transactions Best Paper Award”.** Otorgado por el Departamento de Publicaciones de la ISA en reconocimiento al mejor artículo publicado en el año 2005. El artículo “Improving Immunization of programmable logic controllers using weighted median filters”, ISA Transactions, vol. 44 nro. 2, Abril 2005, fue juzgado como el mejor de ese año.
- **“Mejor Trabajo de Grado de Ingeniería Eléctrica, Electrónica y de Computación, mención Electrónica, edición 2005”** Premio otorgado por la empresa INELECTRA y el Instituto de Ingenieros Electrónicos y Electricistas IEEE. Noviembre 2005.
- **“Mejor Tesis de Grado”**, reconocimiento otorgado por la Escuela de Ingeniería Eléctrica de la Universidad de Los Andes. Octubre 2005.
- **Distinción Magna Cum Laude.** Otorgada por la Universidad de los Andes por haber obtenido un promedio General de notas de 18.27 puntos en la Carrera de Ingeniería Eléctrica. Octubre 2004.
- **Primer Lugar de Promoción.** Otorgado por la Universidad de los Andes por haber egresado con un promedio aritmético aprobatorio de 18.16 puntos, ocupando el primer lugar dentro de un grupo de 38 graduandos que alcanzó un promedio aritmético aprobatorio de 13.21 puntos. Octubre 2004.
- **Diplomas de Honor.** Otorgados por la Universidad de Los Andes por haber obtenido calificación Sobresaliente en 31 asignaturas de la Carrera de Ingeniería Eléctrica. Octubre 2004.
- **Mención Publicación.** Otorgada por la Escuela de Ingeniería Eléctrica de la Facultad de Ingeniería de la ULA al Proyecto de Grado: “Implementación de Filtros Stack Usando FPGA” presentado por el Br. Dhionel David Díaz Obando y elaborado como requisito previo para optar al título de Ingeniero Electricista. Octubre 2004.

- **Certificado de Alto Rendimiento:** Otorgado por la Escuela de Ingeniería Eléctrica de la Facultad de Ingeniería de la ULA por haber obtenido el mejor promedio, del Ciclo Profesional de la Carrera de Ingeniería Eléctrica en los años 2000, 2001, 2003. Junio 2001. Junio 2002. Junio 2004.
- **Certificado.** Otorgado por la Escuela de Ingeniería Eléctrica de la Facultad de Ingeniería de la ULA por haberse destacado como Alumno de Alto Rendimiento. Mayo 2004
- **Reconocimiento.** Otorgado por las Autoridades de la Universidad de Los Andes por haber tenido una destacada actuación como estudiante de pregrado. Diciembre 2001.
- **Orden “Luis Maria Ribas Dávila”.** Otorgada por la Universidad de Los Andes por haber alcanzado el más alto rendimiento Académico en la Escuela de Ingeniería Eléctrica de la Facultad de Ingeniería en los períodos 1999-2000, 2000-2001. Noviembre 2000. Noviembre 2001.
- **Diploma de Reconocimiento.** Otorgado por la Facultad de Ingeniería de la U.L.A por el alto rendimiento obtenido en el Ciclo Profesional en la Categoría Profesional de la Escuela de Ingeniería Eléctrica en los períodos 1999-2000, 2000-2001, 2001-2002, 2003-2004. Octubre 2000, Octubre 2001, Octubre 2002, Octubre 2004.
- **Reconocimiento.** Otorgado por la Escuela de Ingeniería de Sistemas de la Universidad de Los Andes por haber obtenido el Primer Lugar en el 3er Maratón Local de Programación ULA-2000. Junio 2000.
- **Diploma y Medalla “Luis Maria Ribas Dávila”.** Otorgado por la Facultad de Ingeniería de la U.L.A. en reconocimiento al alto rendimiento. Octubre 1997, Octubre 1998, Octubre 1999.
- **Diploma de Reconocimiento.** Otorgado por la Facultad de Ingeniería de la U.L.A. por haberse distinguido en trabajos de investigación en la institución. Octubre 1999.
- **Diploma de Reconocimiento.** Otorgado por la Escuela de Ingeniería Eléctrica de la Facultad de Ingeniería de la U.L.A. por haber tenido un alto Rendimiento Académico. Julio 1999.
- **Reconocimiento.** Otorgado por la Escuela Básica de la Facultad de Ingeniería de la U.L.A. por haber cursado y aprobado Cálculo 10, 20, 30 y 40 con un promedio de 20 puntos con un rendimiento de 100%. Mayo 1999.
- **Reconocimiento al Alto Rendimiento Estudiantil.** Otorgado por el Centro de Ingenieros de Estado Mérida. Noviembre de 1998.
- Beneficiario del **Programa Galileo’94** de la Fundación Gran Mariscal de Ayacucho (FUNDAYACUCHO). Ese Programa fue altamente selectivo y benefició sólo a los mejores estudiantes. Paralelamente la Universidad de Los Andes concedió beneficios adicionales a los estudiantes del grupo **Galileo’94** que ingresaran a ella.

10. OTROS

1. PROYECTO DE GRADO

- “Implementación de Filtros Stack Usando FPGA”, elaborado como requisito previo para optar al título de Ingeniero Electricista. Octubre 2004.

2. ASISTENCIA A CONGRESOS Y OTROS EVENTOS

- **“LIV Convención Anual de la AsoVAC – 5º Congreso de Investigación de la Universidad de Carabobo”.** Universidad de Carabobo. Valencia, Venezuela. Noviembre 2004.
- **“Fifth International Caracas Conference on Devices, Circuits and Systems”.** Punta Cana, República Dominicana. Noviembre 2004.
- **“IV Congreso Venezolano de Ingeniería Eléctrica”.** Universidad Simón Bolívar. Caracas, Venezuela. Septiembre 2004.

- ***Simposio “Visión Prospectiva de las Carreras de Ingeniería Eléctrica, Electrónica y de Comunicaciones”***. Universidad de Los Andes, Facultad de Ingeniería, Escuela de Ingeniería Eléctrica. Mérida, Venezuela. Junio 2001.
- ***“VI Jornadas Científico-Técnicas de la Escuela de Ingeniería Eléctrica”***. Universidad de Los Andes, Facultad de Ingeniería. Mérida, Venezuela. Junio 2001.
- ***“3er Maratón Local de Programación ULA-2000”***. Universidad de Los Andes. Mérida, Venezuela. Marzo 2000.
- ***“2do Simposio de Compatibilidad Electromagnética”***. Universidad de Los Andes. Mérida, Venezuela. Marzo 1999.
- ***“XLVIII Convención Anual de AsoVAC”***. Universidad “Rafael Bellosillo Chacín”. Maracaibo, Venezuela. Noviembre de 1998.
- ***“IV Jornadas Científico-Técnicas de la Facultad de Ingeniería”***, Universidad de Los Andes, Facultad de Ingeniería, Mérida, Venezuela, Noviembre de 1998.
- ***“I Congreso Venezolano de Ingeniería Eléctrica”***. Universidad de Los Andes, Facultad de Ingeniería, Escuela de Ingeniería Eléctrica. Mérida, Venezuela. Octubre 1998.

3. EXPERIENCIA EN INVESTIGACIÓN

- ***1996 - 2004***. Participación en el *Grupo de Ingeniería Biomédica de la ULA (GIBULA)*, el cual esta oficialmente reconocido por el CDCHT de la Universidad de los Andes.

4. ORGANIZACIÓN DE EVENTOS

- ***“Taller de Telemedicina e Informática Médica”***. Universidad de Los Andes, Facultad de Ingeniería. Mérida, Venezuela. Abril 2001. (Comité Organizador).
- ***“First International Seminar on Simulation Modelling in Bioengineering”***. Universidad de Los Andes. Mérida, Venezuela. Octubre de 1996. (Comité Logístico).

Ing. Dhionel David Díaz Obando

Mérida, 9 de octubre de 2007